



Rapports d'optimisation : Améliorer la performance avec les compilateurs Intel®

Par Martyn Corden, *Ingénieur et Conseiller technique, Département des Produits destinés aux développeurs, Intel*

Même lorsque vous compilez une application pour l'optimisation, vous pouvez obtenir une amélioration de la performance augmentée en utilisant les rapports d'optimisation. Heureusement, ceci est à présent beaucoup plus facile avec les derniers compilateurs d'Intel.

Les compilateurs d'optimisation récents peuvent transformer le code de manière à largement améliorer la performance, mais les résultats peuvent dépendre de comment le code d'origine était écrit à la base et également de la quantité d'informations disponibles pour le compilateur. Le rapport d'optimisation du compilateur Intel® indique au programmeur quelles optimisations ont été effectuées et précise également pour quelle raison d'autres ne l'ont pas été. Ces informations peuvent être utilisées pour ajuster le code, permettre les optimisations d'autres compilateurs et améliorer d'avantage la performance de l'application.

Les versions antérieures de compilateurs Intel fournissaient des informations potentiellement précieuses à travers une série de différents rapports. Toutefois ces messages n'étaient pas organisés logiquement et étaient quelquefois incompréhensibles ou déconcertants, surtout avec des versions de compilateur dotées d'extension inline ou multiple qui génèrent des boucles. Certaines des informations n'étaient pas pratiques ou tout de suite utiles. La seule source de rapport pouvait être difficile à naviguer, difficile d'accès pour les autres outils, et était inadapté aux versions parallèles qui sont de plus en plus fréquemment utilisées pour réduire la durée de développement sur des multiprocesseurs modernes.



et le compilateur n'a pas besoin d'effectuer des tests d'exécution pour la superposition des données. Dans notre exemple, nous utilisons l'option de la ligne de commande et augmentons le degré de détails dans le rapport comme dans la **Figure 5**.

```
$ icc -c -fargument-noalias -qopt-report=4 -qopt-report-phase=loop,vec
-qopt-report-file=stderr foo.c

Begin optimization report for: foo(float *, float *)

    Report from: Loop nest & Vector optimizations [loop, vec]

LOOP BEGIN at foo.c(4,3)
    remark #15389: vectorization support: reference theta has unaligned access
[ foo.c(5,14) ]
    remark #15389: vectorization support: reference sth has unaligned access [
foo.c(5,5) ]
    remark #15381: vectorization support: unaligned access used inside loop body
[ foo.c(5,5) ]
    remark #15399: vectorization support: unroll factor set to 2
    remark #15417: vectorization support: number of FP up converts: single
precision to double precision 1
[ foo.c(5,14) ]
    remark #15418: vectorization support: number of FP down converts: double
precision to single precision 1
[ foo.c(5,5) ]
    remark #15300: LOOP WAS VECTORIZED
    remark #15450: unmasked unaligned unit stride loads: 1
    remark #15451: unmasked unaligned unit stride stores: 1
    remark #15475: --- begin vector loop cost summary ---
    remark #15476: scalar loop cost: 114
    remark #15477: vector loop cost: 40.750
    remark #15478: estimated potential speedup: 2.790
    remark #15479: lightweight vector operations: 9
    remark #15480: medium-overhead vector operations: 1
    remark #15481: heavy-overhead vector operations: 1
    remark #15482: vectorized math library calls: 1
    remark #15487: type converts: 2
    remark #15488: --- end vector loop cost summary ---
    remark #25015: Estimate of max trip count of loop=64
LOOP END
```



Le rapport indique que seule une version de boucle unique a été générée. Le résumé du coût indique que l'accélération estimée de la [vectorisation](#) est d'environ 2,79. Pas un mauvais résultat, mais nous pouvons faire mieux. Nous notons les remarques 15417 et 15418 à propos des conversions concernant la simple précision et la double précision des colonnes 14 et 5 de la ligne 5, et la présence de type 2 est converti dans le résumé. En vérifiant le code source, nous observons que la matrice [theta](#) est la simple précision, mais la constante littérale 3,1415927 est la valeur par défaut de la double précision. Le résultat de l'addition est une double précision. Ainsi, on fait appel à la version de la double précision de la fonction sinus, uniquement pour que le résultat soit converti de nouveau en simple précision pour être stocké dans [sth](#).

Ceci a un impact sur la performance de deux manières : il est plus long de calculer plus précisément une fonction sinus ; et puisqu'une double précision prend deux fois d'espace qu'un point flottant dans le registre SIMD, les instructions du vecteur peuvent uniquement fonctionner sur la moitié moins d'éléments simultanément. Si l'on modifie le code source en transformant la constante littérale et/ou la fonction sinus explicitement en simple précision,

```
sth[j] = sinf(theta[j]+3.1415927f);
```

alors les avertissements concernant les conversions de précision disparaissent, et l'accélération estimée double pratiquement pour atteindre 5,4. Ceci est dû au fait que la majorité du temps est utilisé à l'appel de la bibliothèque mathématique vectorisée (la remarque #15482), et que peu de temps est consacré aux opérations de vectorisation plus légères (la remarque #15479).

Ensuite, nous remarquons que l'estimation du nombre de trajets maximum de la boucle vectorisée est de 64, (la remarque #25015), à comparer du nombre d'itérations de la boucle originale qui lui est de 256. Ainsi chaque opération de vecteur agissent sur 4 points flottants, c'est-à-dire, 16 octets. Ceci s'explique par le fait que par défaut nous compilons pour Intel® Streaming SIMD Extensions (Intel® SSE), pour lesquelles la largeur du vecteur correspond à 16 octets. Si l'on dispose d'un processeur Intel® compatible avec Intel® Advanced Vector Instructions (Intel® AVX), qui a une largeur de vecteur de 32 octets, nous pouvons cibler ceux-ci avec l'option [-xavx](#) du compilateur. Cela entraîne les changements suivants dans le rapport :

```
remark #15477: vector loop cost: 11,620
```

```
remark #15478: estimated potential speedup: 9,440
```

```
...
```

```
remark #25015: Estimate of max trip count of loop=32
```

Si nous avons ciblé un coprocesseur Intel® Xeon Phi™, le nombre maximum de trajet aurait été de 16 et la largeur du vecteur aurait été 16 points flottants soit 64 octets.

Nous aborderons à présent les messages concernant l'alignement. Les accès à la mémoire qui sont alignés à une limite de 32 octets pour Intel AVX (16 octets pour Intel SSE, 64 octets pour les coprocesseurs de Intel Xeon Phi) sont typiquement plus efficace que les accès à la mémoire qui ne sont pas si alignés. La remarque #15381 est un avertissement général pour indiquer qu'un accès à la mémoire non-alignée a été détecté quelque part dans la boucle.

Les remarques #15389, 15450, et 15451 nous informent que lorsque le compilateur génère des chargements de [theta](#) et enregistre vers [sth](#), il suppose que les données ne sont pas alignées. Puisque [theta](#) et [sth](#) sont perçus comme des arguments, le compilateur ne connaît pas leur alignement. Les données peuvent être alignées à



l'emplacement où elles sont déclarées en utilisant `declspec(align(32))` (Windows) ou `attribute ((align(32)))` (Linux ou OS X), ou où ils sont alloués, par exemple, en utilisant `_mm_malloc ()` ou Posix `memalign ()`. S'il est avéré que les arguments de la fonction `foo ()` sont alignés, le mot-clé `_assume_aligned()` peut être utilisé pour informer le compilateur :

```
_assume_aligned(theta,32);  
_assume_aligned(sth,32);
```

Ces mots-clés devraient uniquement être utilisés si vous êtes sûr que les arguments du pointeur de la fonction désigneront toujours des données alignées. Il n'y a pas de contrôle d'exécution. Après avoir recompilé avec le mot-clé `assume_aligned`, seuls les accès à la mémoire alignée sont signalés, par exemple :

```
remark #15388: vectorization support: reference theta has aligned access
```

On estime que l'accélération entraînée par la [vectorisation](#) est d'environ 20% :

```
remark #15477: vector loop cost: 9,870
```

```
remark #15478: estimated potential speedup: 11,130
```

Maintenant que `sth` est aligné, le compilateur a la possibilité de générer des systèmes de stockage en continu (également appelés stockages non temporels) directement sur la mémoire. Ceci est particulièrement utile si l'accès à ces données stockées est peu probable dans un avenir proche, (c'est-à-dire, avant qu'elles ne soient expulsées de cache). Ceci évite une "lecture-pour-proprétaire" (RFO) de la ligne de cache, ce qui peut être utile pour les applications qui lisent et écrivent beaucoup de données et dont l'exécution est limitée par la largeur de bande disponible de la mémoire. Cela libère également de l'espace sur la mémoire cache pour des usages plus productifs. Pour le compilateur, générer automatiquement des systèmes de stockage en continu est uniquement utile pour les quantités de données beaucoup plus importante que dans cet exemple, typiquement plusieurs méga-octets. Si le nombre d'itérations augmente jusqu'à 2000000, ou si `#pragma vector nontemporal` est placé devant la boucle, le compilateur génère des instructions de systèmes de stockage en continu et les messages supplémentaires suivants apparaissent dans le rapport d'optimisation :

```
remark #15467: unmasked aligned streaming stores: 1
```

```
remark #15412: vectorization support: streaming store was generated for sth
```

Même pour une si petite fonction, le rapport d'optimisation peut être une source riche en informations.

Autres phases du rapport

`-qopt-report-phase=par`: Les rapports sur parallélisation automatique (processus léger) par le compilateur, structurés de la même manière et intégrés avec les rapports de [vectorisation](#) et les rapports de la boucle.

`-qopt-report-phase=openmp`: Les rapports sur les constructions de processus légers provenant des pragmas ou des directives d'OpenMP*.

`-qopt-report-phase=pgo`: Les rapports sur l'optimisation guidé par le profil, y compris les fonctions qui sont dotées de profils utiles.

`-qopt-report-phase=cg`: Les rapports sur les optimisations pendant la génération du code, comme l'abaissement de la fonction intrinsèque (la conversion vers des niveaux inférieures de constructions).

`-qopt-report-phase=loop`: Les rapports sur la boucle supplémentaire et les optimisations de mémoire, comme le blocage de cache, la récupération, l'échange de boucle, la fusion de boucle, etc.

`-qopt-report-phase=offload`: Les données planifiées sont résumées pour leur transfert vers et d'un coprocesseur Intel Xeon Phi.

Résumé

Le nouveau rapport d'optimisation consolidé dans les compilateurs 15.0 C/C++ et Fortran d'Intel® fournissent une mine d'informations dans un format facilement accessible. Ceci inclut des rapports indiquant quelles optimisations n'ont pu être exécutées, ainsi que celles qui ont été exécutées. Ces rapports peuvent fournir de précieux conseils sur les ajustements supplémentaires qui pourraient améliorer l'exécution de l'application.

Pour plus d'informations, veuillez consulter Intel® Parallel [Studio XE 2015 Composer Edition](#) et [le Guide de l'utilisateur du compilateur](#) ainsi que le [Guide de référence du compilateur](#).

*Les autres noms et marques sont la propriété de leurs détenteurs respectifs.

LES INFORMATIONS CONTENUES DANS CE DOCUMENT SONT FOURNIES « EN L'ÉTAT ». CE DOCUMENT NE SAURAIT ACCORDER UNE LICENCE, EXPLICITE OU IMPLICITE, PAR ESTOPPEL OU AUTRE, À DES DROITS DE PROPRIÉTÉ INTELLECTUELLE QUELS QU'ILS SOIENT. INTEL DÉCLINE TOUTE RESPONSABILITÉ ET EXCLUT TOUTE GARANTIE EXPLICITE OU IMPLICITE, CONCERNANT CES INFORMATIONS Y COMPRIS TOUTE GARANTIE CONCERNANT LEUR ADEQUATION À UN USAGE PARTICULIER LEUR QUALITÉ LOYALE ET MARCHANDE, OU LA CONTREFAÇON DE TOUT BREVET, DROITS D'AUTEUR OU D'AUTRES DROITS DE PROPRIÉTÉ INTELLECTUELLE.

Les logiciels et charges utilisés dans les tests de performances ont pu être optimisés pour mettre en valeur les performances uniquement sur des microprocesseurs Intel. Les tests de performance tels que SYSmark* et MobileMark* portent sur des configurations, composants, logiciels, opérations et fonctions spécifiques. Les résultats peuvent varier en fonction de ces facteurs. Pour l'évaluation d'un produit, il convient de consulter d'autres tests et d'autres sources d'informations, notamment pour connaître le comportement de ce produit avec d'autres composants.



Notification d'optimisation

Le niveau d'optimisation des compilateurs Intel peut varier pour les microprocesseurs autres qu'Intel pour les optimisations qui ne sont pas uniques aux microprocesseurs Intel. Ces optimisations incluent les séries d'instruction SSE2, SSE3 et SSSE3 et autres optimisations. Intel ne garantit pas la disponibilité, le caractère fonctionnel, ou l'efficacité de toute optimisation sur des microprocesseurs qui ne sont pas fabriqués par Intel. Les optimisations dépendantes d'un microprocesseur fournies dans ce produit sont destinées à être utilisées sur des microprocesseurs Intel. Certaines optimisations non-spécifiques à la micro-architecture Intel sont réservées pour les microprocesseurs Intel. Pour plus d'informations, veuillez consulter les Guides de référence et de l'utilisateur pour le produit concerné quant aux séries d'instruction mentionnées dans cette notification. Révision de la notification #20110804

Essayez les compilateurs Intel®

Disponibles dans les outils logiciels suivants :

[Intel® Parallel Studio XE 2015 Versions Composer, Professional, et Cluster](#) >

